

APN504XDC

検出器からのプリンアンプ信号リセット時に生じるデッドタイムを最小限に抑える回路を搭載しており、高計数での計測に特に威力を発揮します。

特徴

ADC: 100 Msps, 16-bit

- **分解能 (@ 5.9 keV)**
165 eV: peaking time 0.5 μ s
196 eV: peaking time 0.2 μ s
- **動作モード**
ヒストグラム, クイックスキャン
- **機能**
ROI-SCATTL出力 など ※オプションFAST-SCA TTL出力
- **通信 I / F**
TCP/IP(Gigabit Ethernet), UDP

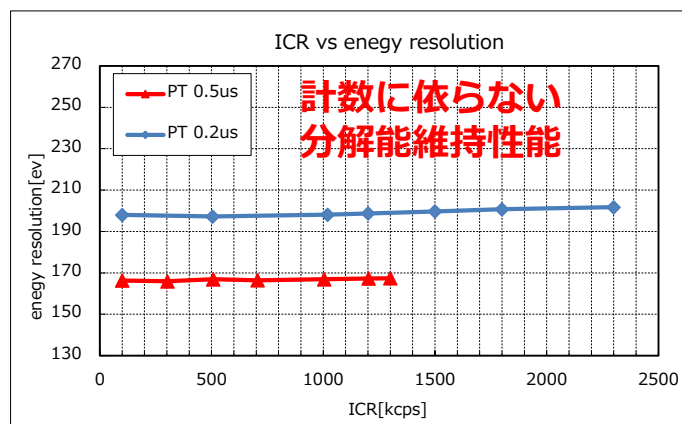
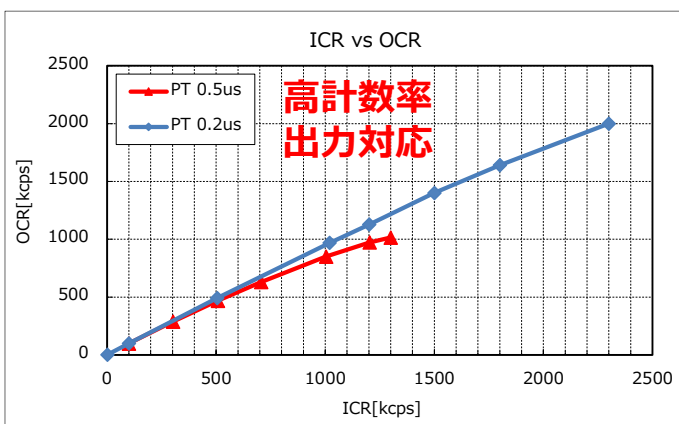
クイックスキャンデータ例

Event#1	CH1 4096ch	CH2 4096ch	CH3 4096ch	CH4 4096ch
Event#2	CH1 4096ch	CH2 4096ch	CH3 4096ch	CH4 4096ch
:				
Event#N	CH1 4096ch	CH2 4096ch	CH3 4096ch	CH4 4096ch

クイックスキャンモードとは、外部クイックスキャンGATEタイミング(最小10ms)間隔でその間のヒストグラムデータをPC側に送信し、PC側で連続してデータをストレージに保存するモードです。QXAFS測定に最適です。



DCタイプの性能

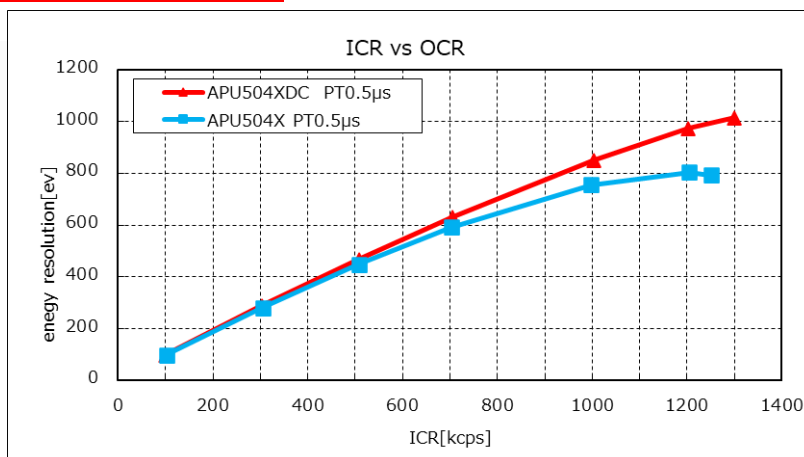


*写真はイメージです。
*記載内容は予告なく変更することがあります。

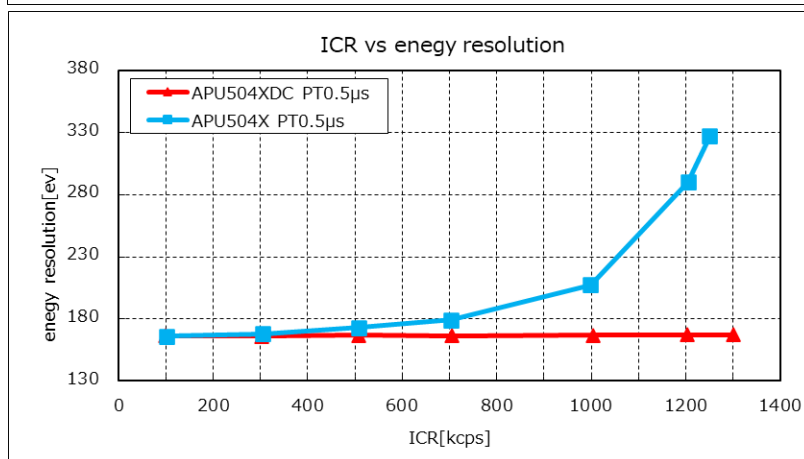


DCタイプと通常タイプとの比較

計数率



分解能



仕様

アナログ入力	4CH, LEMOコネクタ, 入力インピーダンス1k Ω
Coarse Gain	x1, x4, x10, x20
Fine Gain	x0.5~x1.5
ADC	入力信号 \pm 2V, サンプリング100MSPS, 分解能16-bit
ADC Gain	4096, 2048, 1024, 512, 256チャンネル
Trapezoidal Filter	0.05~12 μ s
デジタル信号処理	Baseline Restorer, Pileup Rejecter, CFD PCから全パラメータ設定
クイックスキャンモード	最小時間間隔10ms データサイズ : 32768byte (= 2byte \times 4CH \times 4096ch)
外部端子	フィルタ波形出力, クロック入力, GATE入力, VETO入力, クリア入力, クイックスキャンGATE入力
通信インターフェース	TCP/IP (ギガビットイーサ), UDP
外形寸法	NIM1幅 34(W) \times 221(H) \times 249(T) mm *コネクタ除く
重量	約900g

*写真はイメージです。
*記載内容は予告なく変更することがあります。

