

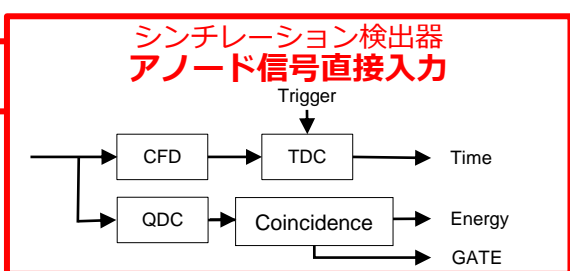
### 特徴

1台でシンチレーション検出器と半導体検出器からの各々の信号を同時にオンラインでデジタル信号処理

**シンチレーション検出器**



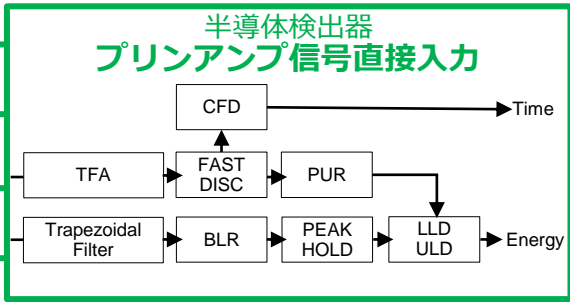
例：プラスチック



**半導体検出器**



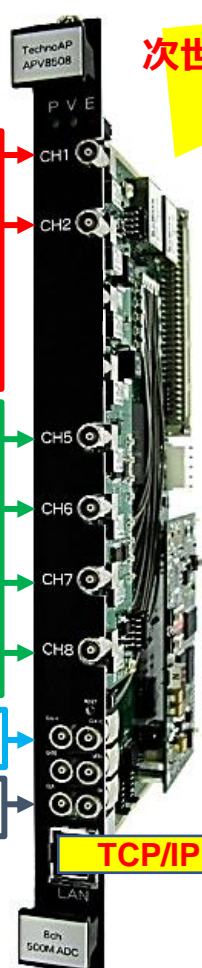
例：HPGe



**外部モジュール**

GATE信号入力

VETO信号入力



### 次世代の計測モジュール

上段の1から2チャンネルはPMTのアノード信号を直接入力しコインシデンスまたはアンチコインシデンスが可能。

下段の5から8チャンネルは半導体検出器のプリアンプ信号を入力し 62.5 MHzでデジタル処理されます。

機器制御  
データ収集装置



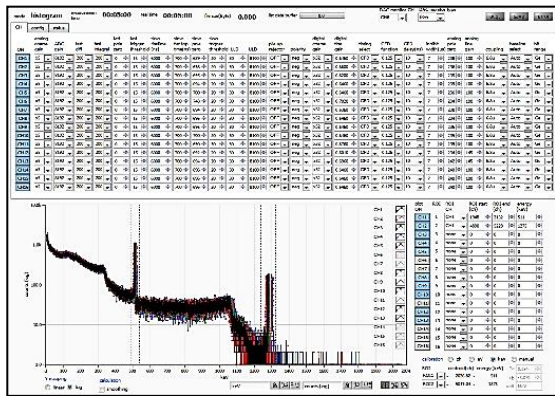
専用アプリ付属

TCP/IP

OS: Windows 8.1  
以降推奨

### 仕様

	CH1からCH2 (上段) DPP部	CH5からCH8 (下段) DSP部
<b>入力</b>	2チャンネル LEMO 入力インピーダンス50Ω レンジ：±1V	4チャンネル LEMO 入力インピーダンス1kΩ レンジ：±2V
<b>Course Gain</b>	x1, x3	x1, x2, x5, x10
<b>ADC</b>	1GHz、分解能14-bit	62.5MHz、分解能14-bit
<b>ADC GAIN</b>	4k, 2k, 1k, 512, 256 ch.	16k, 8k, 4k, 2k, 1k, 512, 256 ch.
<b>Filter</b>	QDC	Trapezoidal Filter 0.1 - 12 μs (0.01 step)
<b>デジタル信号処理</b>	CFD, TDC, QDC, PSD PCから全パラメータ設定	Baseline Restorer, Pileup Rejecter, CFD PCから全パラメータ設定
<b>外部端子</b>	フィルタ波形出力、クロック入力、GATE入力、 VETO入力、クリア入力、機能拡張用2系統	
<b>通信I/F</b>	TCP/IP、Gigabit Ethernet	
<b>外形寸法 (単位mm)</b>	VME6U：20(W) x262(H) x187(D) ユニット：300(W) x56(H) x335(D)	
<b>重量</b>	VME6U：約460g ユニット：約3360g	



アプリケーション画面 (ヒストグラム)

デスクトップ型  
ございます。



※写真はイメージです。  
※記載内容は予告なく変更することがあります。

