

## XSD50-04WL-SYS

最新のSDDを4素子採用し、高計数率と高エネルギー分解能を実現しました。  
 APU504XDCは**高計数率モード**と**高分解能モード**を選択でき柔軟な計測が可能となっております。

### シリコンドリフト検出器 XSD50-04WL

窓材：ウィンドレス

全有感面積：200 mm<sup>2</sup> (Collimated to 50 mm<sup>2</sup>×4素子)  
 全素子面積：260 mm<sup>2</sup> (65 mm<sup>2</sup>×4素子)



カスタマイズ可能

- フランジ (ICF114)
  - 筒の長さ 200mm (デフォルト)
- \*改造は別途費用が発生いたします。

### 高計数信号処理モジュール APU504XDC

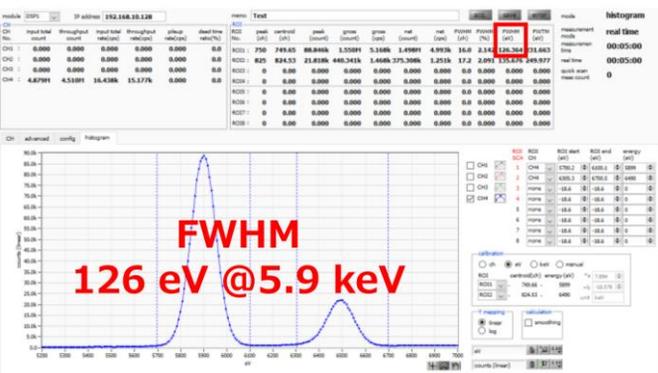


100 Msp/s, 16-bit

### 検出器用電源 APU3900



-200V, ±5V, +3.3V



付属アプリケーション画面

### 主な仕様

スループット	最大 150 kcps : 2 us 最大 1000 kcps : 0.15 us
計測モード	ヒストグラム、リスト、 波形、ROI-SCA
エネルギー分解能 (typ.)	126 eV @ 5.9 keV MnKa、1usPT時 1000 kcps OCR@高計数設定時
通信	ギガビットイーサネット (TCP/IP)
付属	データ収集アプリ、取扱説明書 コマンドマニュアル、サンプルプログラム
オプション	Z軸上下機構、UHVバルブ等



信号用両端LEMOケーブル (50 cm)



電源用、ファン用ケーブル (3 m)

※写真はイメージです。  
 ※記載内容は予告なく変更することがあります。

株式会社テクノエーピー

〒312-0012茨城県ひたちなか市馬渡2976-15

TEL:029-350-8011 FAX:029-352-9013

info@techno-ap.com



<https://www.techno-ap.com>



20240313