

# XAFS 計測用高計数 DSP

APU508XG

取扱説明書

第 1.4.1 版 2025 年 1 月

株式会社 テクノエーピー

〒312-0012 茨城県ひたちなか市馬渡 2976-15

TEL : 029-350-8011

FAX : 029-352-9013

URL : <https://www.techno-ap.com>

e-mail : [info@techno-ap.com](mailto:info@techno-ap.com)

## 安全上の注意・免責事項

このたびは株式会社テクノエーピー（以下、弊社）の製品をご購入いただき誠にありがとうございます。ご使用の前に、この「安全上の注意・免責事項」をお読みの上、内容を必ずお守りいただき、正しくご使用ください。

弊社製品のご使用によって発生した事故であっても、装置・検出器・接続機器・アプリケーションの異常、故障に対する損害、その他二次的な損害を含む全ての損害について、弊社は一切責任を負いません。



### 禁止事項

- 人命、事故に関わる特別な品質、信頼性が要求される用途にはご使用できません。
- 高温、高湿度、振動の多い場所などでのご使用はご遠慮ください（対策品は除きます）。
- 定格を超える電源を加えないでください。
- 基板製品は、基板表面に他の金属が接触した状態で電源を入れないでください。



### 注意事項

- 発煙や異常な発熱があった場合はすぐに電源を切ってください。
- ノイズの多い環境では正しく動作しないことがあります。
- 静電気にはご注意ください。
- 製品の仕様や関連書類の内容は、予告無しに変更する場合があります。

## 保証条件

「当社製品」の保証条件は次のとおりです。

- 保証期間 ご購入後一律 1 年間といたします。
- 保証内容 保証期間内で使用中に故障した場合、修理または交換を行います。
- 保証対象外 故障原因が次のいずれかに該当する場合は、保証いたしません。
  - (ア) 「当社製品」本来の使い方以外のご利用
  - (イ) 上記のほか「当社」または「当社製品」以外の原因（天災等の不可抗力を含む）
  - (ウ) 消耗品等

## — 目 次 —

1. 概要	5
1. 1. 概要	5
1. 2. 特徴	6
2. 仕様	7
3. 外観	9
4. セットアップ	11
4. 1. アプリケーションのインストール	11
4. 2. 接続	11
4. 3. ネットワークのセットアップ	12
5. アプリケーション画面	13
5. 1. 起動画面	13
5. 2. CH タブ	15
5. 3. advanced タブ	19
5. 4. config タブ	21
5. 5. histogram タブ	23
5. 6. ROI-SCA 機能	25
6. 初期設定	26
6. 1. 電源と接続	26
6. 2. 設定実行	26
6. 3. プリアンプ出力信号のアナログ入力レンジの確認	27
6. 4. advanced タブの coupling を Hi-count Mode で計測する場合	28
6. 5. FAST 系フィルタ（時間取得用）フィルタの設定	29
6. 6. SLOW 系フィルタの設定	30
6. 7. SLOW 系スレッショルドの設定	32
7. 計測	33
7. 1. 設定	33
7. 2. 計測開始	33
7. 3. ヒストグラムモード	33
7. 4. クイックスキャンモード	34
7. 5. 計測停止	34
8. 終了	34
9. ファイル	35
9. 1. ヒストグラムデータファイル	35
9. 2. クイックスキャンデータファイル	37
10. トラブルシューティング	38
10. 1. 接続エラーが発生する	38
10. 2. コマンドエラーが発生する	38

10. 3.	ヒストグラムが表示されない.....	39
10. 4.	IP アドレスを変更したい.....	39

## 1. 概要

### 1. 1. 概要

テクノエーピー社製 DSP (Digital Signal Processor、デジタルシグナルプロセッサー) 製品は、リアルタイムデジタルシグナルプロセッシング機能を搭載したマルチチャネルアナライザ (MCA) です。

これまでの放射線計測は、プリアンプからの信号をスペクトロスコピアンプに渡し、アナログ回路によって増幅と波形整形処理をして、MCA などの計測装置に合わせてスペクトル解析を行っていました。

DSP の場合は、非常に高速な 100MHz・16Bit の A/D コンバータを利用して、プリアンプからの信号を直接デジタルに変換します。デジタルに変換されたデータは高集積 FPGA (Field Programmable Gate Array) に送られ、数値演算によって、スペクトル分析されます。プリアンプの信号は FPGA によるパイプラインアーキテクチャによって、リアルタイムに台形フィルター (Trapezoidal Filter) 処理されます。

DSP の構成はスペクトロスコピアンプと MCA を一体化したもので、伝統的なアナログ方式に代わり最新のデジタル信号処理技術を用いたパレスシェイピングを実行します。

台形フィルターの他に、タイミングフィルタアンプ、CFD、波形デジタイザ等の機能を有しています。

非常に優れたエネルギー分解能と時間分解能を提供し、高い計数率時でも抜群の安定感を持ちます。またアナログ方式最高スループットを誇るゲートインテグレータアンプ以上のスループット (100Kcps 以上) を提供します。

最大 8CH のマルチチャンネル DSP は、すべての ADC が同期して動作しており、またモジュール間も同期させることができます。多チャンネルのシステムや、コインシデンス、アンチコインシデンスシステム、エネルギーと時間の相関解析にも応用できます。

本書は、APU508XG (以下本機器) について説明するものです。

- ※ 文章中、信号入力のチャンネルは “CH”、ビン数を表すチャネルは “ch” と大文字小文字を区別しています。
- ※ 文章中の、“リスト” と “イベント” は同意義です。
- ※ 本機器にはオプションとして機能を追加することが可能です。本書ではその機能部分を (オプション) と明記します。

## 1. 2. 特徴

主な特徴は下記の通りです。

- ・ X線スペクトロスコピ用デジタルシグナルプロセッシング
- ・ 多素子 SSD の高エネルギー分解能検出器に最適
- ・ SDD (シリコンドリフト検出器) 、Si(Li)、SiPin 検出器などのスペクトル解析
- ・ 高集積 FPGA によるデジタルパルスシェイピング (Digital Pulse Shaping)
- ・ イーサネット (TCP/IP) によるデータ収録

検出器のプリアンプの出力信号を直接 DSP へ入力し、DSP 内の高速 ADC (100MSPS) でデジタル化します。デジタルパルスプロセッシングの心臓部である A/D コンバータは、最新の 100MHz・16bit の高速、高分解能パイプライン型 ADC を採用し、プリアンプからの信号を直接デジタル化します。

FPGA にてハードウェア演算により台形波形処理を行います。台形波形に整形するために必要なシェイピングタイムは、PC からのパラメータにより設定します。FAST 系と SLOW 系とも、ピーキングタイム (Peakingtime = Rise time + Flat top time) によりピーク値をデジタル的に検出します。

FAST 系と SLOW 系の2種類のフィルタブロックで処理されます。

FAST 系でタイミングを取得とパイルアップリジェクト (Pile up Reject) を行います。

SLOW 系でポールゼロ キャンセル (Pole zero Cancel) 、ベースライン レストアラ (Baseline Restorer) 処理後エネルギー解析を行います。

FPGA に取り込んだプリアンプ信号や台形波形処理信号は DAC (Digital Analog Converter) で出力し、デジタルオシロスコープにて動作確認できます。

FAST-SCA 機能により、予め設定した ROI 間のピーク検出タイミングと Input タイミングで TTL ロジック出力を得ることが可能です。

Quick scan 機能により、外部トリガタイミング間隔でその間のヒストグラムデータを PC 側に送信し、PC 側で連続して HDD にデータを保存することが可能です。QXAES 計測に最適です

DSP への設定やデータの取得は、付属の DSP アプリケーション (以下本アプリ) で行います。本アプリは Windows 上で動作します。付属アプリ以外にも、コマンドマニュアルを元にプログラミングすることも可能です。DSP との通信は TCP/IP や UDP でのネットワーク通信のみため、特別なライブラリは使用せず、Windows 以外の環境でもご使用頂けます。

## 2. 仕様

- (1) アナログ入力
- ・チャネル数 8CH
  - ・入力レンジ  $\pm 2V$
  - ・入力インピーダンス  $1k\Omega$
  - ・コースゲイン  $\times 1, \times 5, \times 10, \times 20$
- ※納品時の仕様によります。
- (2) ADC
- ・サンプリング周波数 100MHz
  - ・分解能 16bit ※フルスケール $\pm 2V$ にて
- (3) MCA
- ・ADC ゲイン 8192, 4096, 2048, 1024, 512, 256 チャネル
  - ・計測モード ヒストグラムモード、クイックスキャンモード
- (4) 機能
- ・Quick scan CH当たり 8192 チャネルのヒストグラム送信
- (5) オプション
- ・FAST-SCA 機能 fastタイミング及びROI間でピーク検出時に外部出力端子より LVTTL ロジック信号を出力
- (6) デジタル/パルスシェイピング
- ・Trapezoidal Filter  $0.05\mu s \sim 12\mu s$
  - ・Fine gain  $\times 0.3333 \sim \times 1.0000$
  - ・Baseline Restorer
  - ・Pile up Reject
  - ・LLD (Low Level Discriminator)
  - ・ULD (Upper Level Discriminator)
- (7) 外部端子
- ・MONI 内部フィルタ結果アナログ波形出力、preamp、fast、slow、CFD
  - ・CLK-I クロック信号入力、LVTTL または TTL 25MHz ロジック信号
  - ・CLK-O クロック信号入力、LVTTL または TTL 25MHz ロジック信号
  - ・AUX1 外部CLR入力、時間のクリアに使用
  - ・AUX2 GATE機能及びquick scan モード時タイミング信号入力、LVTTL または TTL ロジック信号
- (8) プリアンプ電源  $\pm 12V, \pm 24V$  (NIM 規格準拠)  
 $+12V$  (ユニットタイプ)
- (9) 通信インターフェース TCP/IP 10GBASE-SR、データ転送用  
UDP コマンド送受信用

(10) 消費電流	+6V 1.7A (最大) +12V 0.5A (最大) -12V 0.5A (最大)
	※ プリアンプ電源の消費電流は含みません。
	※ 本体部の電力はデジタル回路用電源の選択により必要な電圧及び電流 が変わります。 +12V 2.0A (最大) ※ユニットタイプの場合、単一電源供給

(11) 形状	
• ユニット型	APU508XG

(12) 外径寸法	
• ユニット型	210 (W) × 52 (H) × 250 (D) mm

(13) 重量	
• ユニット型	約 1700g

(14) PC 環境	
• OS	Windows 7 以降、32bit 及び 64bit 以降
• 画面解像度	FHD (1920×1080) 以上推奨
• ネットワークインターフェース	

### 3. 外観

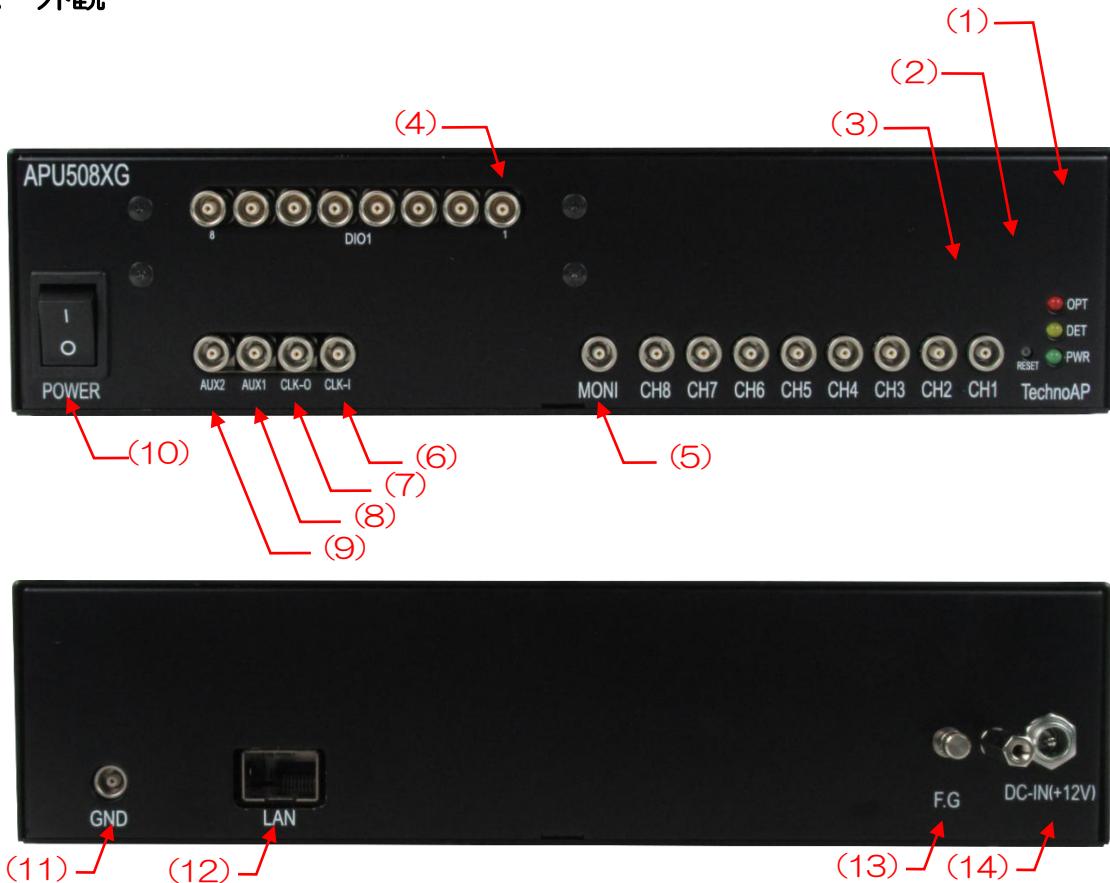


写真 1 APU508XG (上：フロントパネル、下：リアパネル)

- (1) LED OPT (赤) TCP の接続が確立されていない場合は点灯します。DET (オレンジ) アナログ信号パルスを検出した際に点灯します。PWR (緑) 電源ランプ。本機器に電源が投入される点灯します。
- (2) RESET リセットボタン。(未使用)
- (3) CH1～CH8 信号入力用 LEMO 社製 00.250 互換コネクタ。入力レンジは±2V、コースゲインはアプリから×2、×4、×10、×20 (納品時仕様による) を選択、入力インピーダンスは 1kΩ。
- (4) DIO 拡張用 DIO LEMO 社製 00.250 互換コネクタ。(未使用)
- (5) MONI (MON) モニター出力用 LEMO 社製 00.250 互換コネクタ。CH1～8 の DSP 処理中の信号等を DAC 出力します。出力可能な電圧範囲は±1V (1MΩ 終端時)。
- (6) CLK-I 外部クロック信号入力用 LEMO 社製 00.250 互換コネクタ。外部クロックを使用して外部機器と同期を取ることができます。25MHz、Duty サイクル 50% の矩形 LVTTL 信号を入力してから電源を投入します。(未使用)
- (7) CLK-O 外部クロック信号出力用 LEMO 社製 00.250 互換コネクタ。25MHz、Duty サイクル 50% の矩形 LVTTL 信号が出力されます。(未使用)
- (8) AUX1 アブソリュートカウンタクリア信号入力用 LEMO コネクタ。LVTTL ロジック信号。20ns 以上の High レベル信号を入力するとアブソリュートカウンタをクリアします。レベルセンス動作となります。この端子は内蔵 10kΩ の抵抗によりグランドに接続されています。
- (9) AUX2 外部ゲート信号入力用及び Quick scan ゲート信号入力用 LEMO 社製 00.250 互換コネクタ。アプリケーションから機能を選択します。

LV-TTL 信号を入力することができます。  
外部ゲート入力機能の時は、入力が “High” の間データの取得を有効にします。

Quick scan 入力機能の時は、最小周期は 1ms で、High レベルが 1ms 続き、その後 Low レベルが最短 10  $\mu$ s となり、これを 1 周期とします。quick scan モードでの動作中は、ネガティブエッジを検出し、ヒストグラムメモリの切り替えを行います。

- (10) POWER ユニットへの電源供給用 ON/OFF スイッチです。
- (11) GND 未接続の補助 GND。信号が不安定な時に接続します。
- (12) LAN イーサネットケーブル用 SFP コネクタ。トランシーバモジュールを接続します。10 ギガビットイーサネット。
- (13) FG 筐体アース接続用端子。通常は未使用。ご使用の環境の電気配線によっては検出器筐体などと接続することでノイズ低減できる場合がございます。
- (14) DC-IN(+12V) ユニット本体への電源供給コネクタ。付属専用 AC アダプタ（抜止め金具付）をご使用ください。

## 4. セットアップ

### 4. 1. アプリケーションのインストール

本アプリはWindows上で動作します。ご使用の際は、使用するPCに本アプリのEXE（実行形式）ファイルとNational Instruments社のLabVIEWランタイムエンジンをインストールする必要があります。本アプリのインストールは、付属CDに収録されているインストーラによって行います。インストーラには、EXE（実行形式）ファイルとLabVIEWのランタイムエンジンが含まれており、同時にインストールができます。インストール手順は以下の通りです。

- (1) 管理者権限でWindowsへログインします。
- (2) 付属CD-ROM内Installerフォルダ内のSetup.exeを実行します。対話形式でインストールを進めます。デフォルトのインストール先是“C:\TechnoAP”です。このフォルダに、本アプリの実行形式ファイルdsp\_mca.exeと設定値が保存された構成ファイルconfig.iniがインストールされます。
- (3) スタートボタン - TechnoAP - APP508を実行します。

尚、アンインストールはプログラムの追加と削除からAPP508を選択して削除します。

### 4. 2. 接続

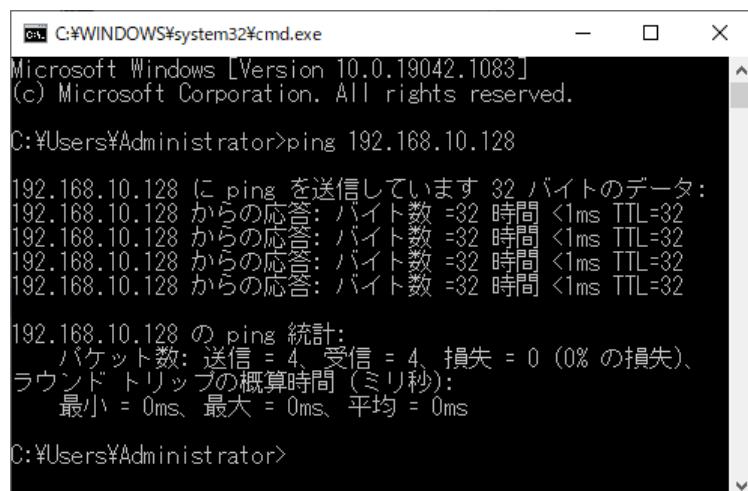
本機器とPCをイーサネットケーブルで接続します。PCによってはクロスケーブルをご使用ください。ハブを使用する場合はスイッチングハブをご使用ください。

## 4. 3. ネットワークのセットアップ

本機器と本アプリの通信状態を下記の手順で確認します。

- (1) PC の電源をONにし、PC のネットワーク情報を変更します。  
 IP アドレス : 192.168.10.2 ※本機器割り当て以外のアドレス  
 サブネットマスク : 255.255.255.0  
 デフォルトゲートウェイ : 192.168.10.1
- (2) 電源をONにします。電源投入後30秒程待ちます。
- (3) PC と本機器の通信状態を確認します。Windows のコマンドプロンプトにて ping コマンドを実行し、本機器と PC が接続できるかを確認します。本機器のIP アドレスは基板上またはユニットの背面にあります。工場出荷時の本機器のネットワーク情報は以下の通りです。  
 IP アドレス : 192.168.10.128  
 サブネットマスク : 255.255.255.0  
 デフォルトゲートウェイ : 192.168.10.1

> ping 192.168.10.128



```

C:\WINDOWS\system32\cmd.exe
Microsoft Windows [Version 10.0.19042.1083]
(c) Microsoft Corporation. All rights reserved.

C:\$Users\$Administrator>ping 192.168.10.128

192.168.10.128 に ping を送信しています 32 バイトのデータ:
192.168.10.128 からの応答: バイト数 =32 時間 <1ms TTL=32

192.168.10.128 の ping 統計:
  パケット数: 送信 = 4、受信 = 4、損失 = 0 (0% の損失)、
  ラウンド トリップの概算時間 (ミリ秒):
    最小 = 0ms、最大 = 0ms、平均 = 0ms

C:\$Users\$Administrator>

```

図 1 通信接続確認 ping コマンド実行

- (4) 本アプリを起動します。デスクトップ上のショートカットアイコン APP508 または Windows ボタンから APP508 を検索して起動します。  
 本アプリを起動した時に、本機器との接続に失敗した内容のエラーメッセージが表示される場合は、後述のトラブルシューティングを参照ください。

## 5. アプリケーション画面

### 5. 1. 起動画面

本アプリ APP508 を実行すると、以下の起動画面が表示されます。

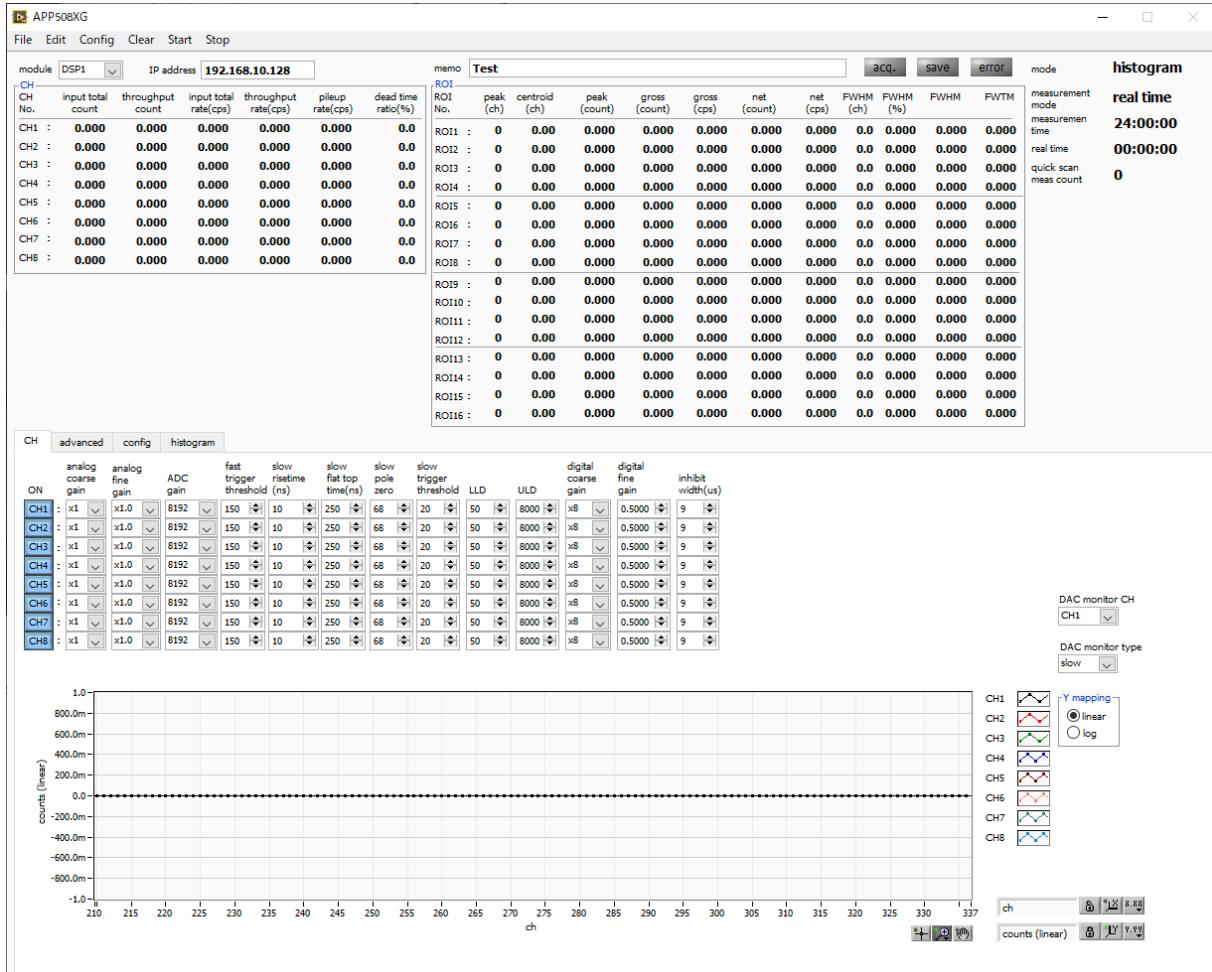


図 2 起動画面

#### ・メニュー

File - open config	設定ファイルの読み込み
File - open histogram	ヒストグラムデータファイルの読み込み
File - save config	現在の設定をファイルに保存
File - save histogram	現在のヒストグラムデータをファイルに保存
File - save image	本アプリ画面をPNG形式画像で保存
File - quit	本アプリ終了
Edit - copy setting of CH1	CH タブ内の CH1 の設定を他の全 CH の設定に反映
Edit - IP configuration	本機器のIPアドレスを変更
Config	本機器へ全項目を設定
Clear	本機器内のヒストグラムデータを初期化
Start	本機器へ計測開始
Stop	本機器へ計測停止

## ・タブ

CH	各入力 CH に関する設定
advanced	各入力 CH に関する高度設定
config	入力 CH 以外の設定及び保存や計測に関する設定
histogram	ヒストグラム表示、ROI (Region Of Interest) の設定

## ・CH 部 CH 毎の状況を表示します。

input total count	入力のあったイベント数
throughput count	入力に対し処理した数
input total rate(cps)	1 秒間の入力のあったイベント数
throughput rate(cps)	1 秒間の入力に対し処理した数
pileup rate(cps)	1 秒間のパイルアップカウント数
dead time ratio(%)	デッドタイムの割合。取り込み毎の瞬時値

## ・ROI 部 ROI 間の算出結果を表示します。

peak(ch)	最大カウントの ch
centroid(ch)	全カウントの総和から算出される中心値(ch)
peak(count)	最大カウント
gross(count)	ROI 間のカウントの総和
gross(cps)	gross(count) ÷ 計測経過時間
net(count)	ROI 間のバックグラウンドを差し引いたカウントの総和
net(cps)	net(count) ÷ 計測経過時間
FWHM(ch)	半値幅(ch)
FWHM(%)	半値幅(%)。半値幅 ÷ ROI 定義エネルギー × 100
FWHM	半値幅
FWTM	1/10 幅

module	計測対象とする機器を選択
IP address	IP アドレス。構成ファイルにて定義し、module で選択した DSP の IP アドレスを表示
memo	任意テキストボックス。計測データ管理用にご使用ください
acq. LED	計測中に点滅
save LED	リストデータ保存中に点滅
error LED	エラー発生時点灯
mode	動作モード。histogram または quick scan を表示
measurement mode	計測モード。real time を表示
measurement time	設定した計測時間
real time	有効先頭 CH のリアルタイム (実計測時間) 計測終了時 measurement time と等しくなります。
quick scan meas count	quick scan モード時のデータ読み込み回数。

## 5. 2. CHタブ

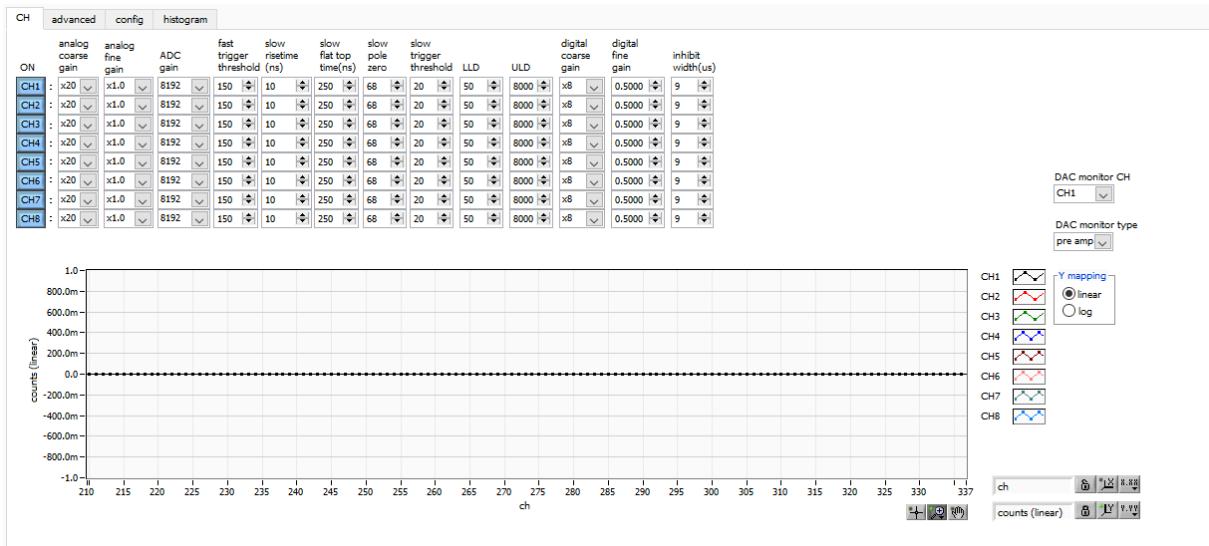


図 3 CHタブ

ON	CH 使用有無。
analog coarse gain	アナログ粗ゲイン。1 倍、2 倍、3 倍、5 倍から選択します。※納品時の仕様によります。取り込んだプリアンプ出力信号を内部で増幅します。
analog fine gain	アナログのファインゲイン調整。0.5 倍、0.75 倍、1.0 倍から選択します。
ADC gain	ADC のゲイン（チャネル）。8192（デフォルト）、4096、2048、チャネルから選択します。
histogram	グラフの横軸の分割数になります
fast trigger threshold	FAST 系フィルタを使用した波形取得開始のタイミングの閾値。単位は digit。設定範囲は 0 から 8191 です。 取り込んだプリアンプ出力信号を元に、タイミングフィルタアンプ回路の微分処理と積分処理をした FAST 系フィルタ波形を生成します。その波形にて、この閾値以上になった場合に、その時点での時間情報取得タイミングやスペクトロスコピーアンプ回路での波形生成開始のタイミングを取得します。主に時間取得（タイムスタンプ）に関係します。 この閾値が小さ過ぎるとノイズを検知し易くなり input total rate(cps) が増えることになります。input total rate(cps) レートを見ながら、極端に数値が増えるノイズレベルの境目より数 digit 高めに設定します。デフォルト設定は 50digit です。
slow risetime(ns)	SLOW 系フィルタのライズタイム。下図の SLOW 系（台形）フィルタの上底に到達するまでの立ち上がり時間です。短い値だとエネルギー分解能は悪いがスループットは多くなり、長い値だとエネルギー分解能は良いがスループットが少なくなるという傾向があります。リニアアンプのピーキングタイムは 2.0 ～ 2.4 × 時定数になっていることが多いので、リニアアンプの時定数の 2 倍程度のライズタイムで同じような分解能を示します。デフォルト設定は 800ns です。これはリニアアンプのシェイピングタイム 0.5 μs に相当します。

slow flat top time(ns) SLOW 系フィルタのフラットトップタイム。下図の SLOW 系（台形）フィルタの上底部分の時間です。プリアンプ出力信号の立ち上がり（立ち下がり）のバラツキによる波高値の誤差を、台形の上底の長さで調整します。設定値はプリアンプ出力信号の立ち上がり（立ち下がり）時間の0から100%で、最も遅い時間の2倍の時間を目安とします。デフォルト設定は 300ns です。この場合は立ち上がり（立ち下がり）の最も遅い時間を 150ns と想定しています。

※ DSP のスループットは以下の式のようになります。

$$(\text{slow rise time} + \text{slow flattop time}) \times 1.25$$

slow pole zero SLOW 系ポールゼロキャンセル。SLOW 系フィルタの立ち下りアンダーシュートまたはオーバーシュートをこの値を適切に設定することで軽減することができます。デフォルト設定は 65 です。この値は検出器によって変わりますので、フロントパネル上 MONI 端子とオシロスコープを接続して、DAC モニタの種類で SLOW 系フィルタを選択して、SLOW 系フィルタの立ち下がり部分が平坦になるように調整します。

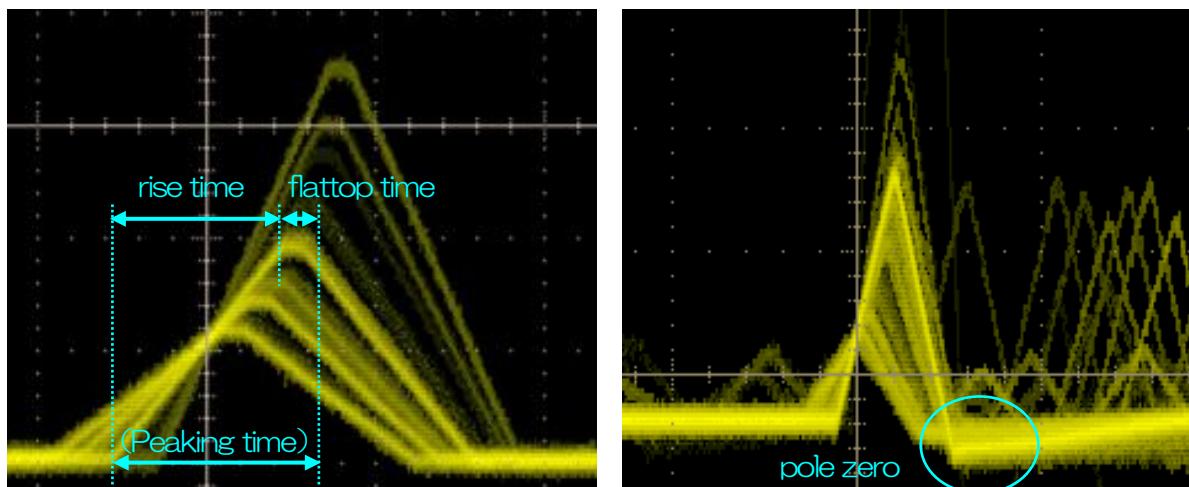


図 4 SLOW 系（台形）フィルタ

※ 右図は SLOW 系フィルタにアンダーシュートがあり pole zero がっていない例です。この場合、slow pole zero の値を現在の設定より下げることで、アンダーシュート部分が上側に持ち上がりります。

slow trigger threshold Slow 系フィルタの波形取得開始のタイミングの閾値。単位は digit です。設定範囲は0から8191です。デフォルト設定は 40digit です。この値を上下させ throughout rate(cps) の増えるところであるノイズレベルより 10digit 程度上に設定します。後述の LLD 以下に設定します。生成された SLOW 系フィルタの波形において、この閾値以上になった時に、予め設定した時間 (slow rise time + slow flattop time) における波高値を確保します。

LLD エネルギーLLD (Lower Level Discriminator)。単位は ch です。この閾値より下の ch はカウントしません。show trigger threshold 以上かつULD より小さい値に設定します。

ULD エネルギーULD (Upper Level Discriminator)。単位は ch です。この閾値より上の ch はカウントしません。LLD より大きく、ADC ゲインより小さい値に設定します。

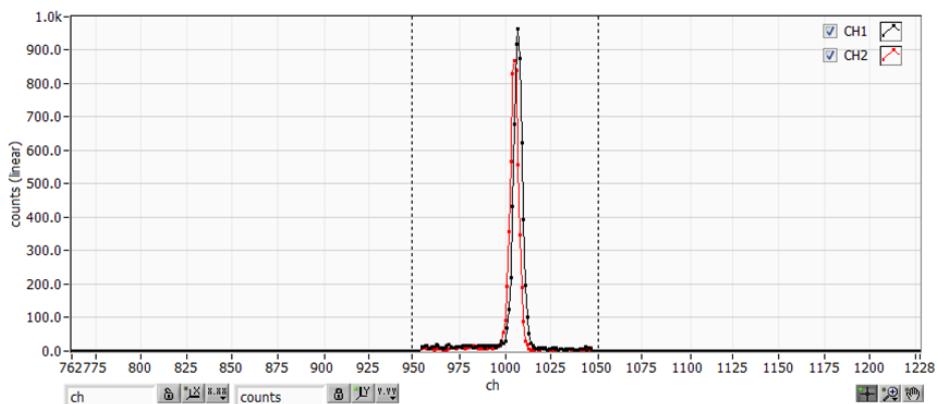


図 5 LLD と ULD の設定例

※ 上図は LLD を 955、ULD を 1045 に設定した例です。LLD より小さい部分と ULD より大きい部分が計測されないことが分かります。

digital coarse gain デジタル的にゲインを 1 倍、2 倍、4 倍、8 倍、16 倍、32 倍、64 倍、128 倍から選択します。台形フィルタの場合、積分回路は積和演算によって計算されます。slow rise time を大きく設定するほど積和演算の回数が増え数値が大きくなり、小さく設定するほど数値が小さくなります。この値がそのまま SLOW フィルタの値になるため補正をする必要があります。slow rise time の設定と合わせて使用します。

digital fine gain デジタル的にファインゲインを設定します。設定範囲は 0.3333 倍から 1 倍です。digital coarse gain 同様に補正に使用します。digital coarse gain と digital fine gain の設定により SLOW 系フィルタの波高値が変わるので、結果 histogram のピーク位置調整に使用できます。

inhibit width(μs) トランジスタリセット型プリアンプ用のリセット検出時からの不感時間幅。検出器からの inhibit 信号を入力せずに内部で処理し、この間の計数を行いません。設定範囲は 0 ~ 163 μs。デフォルトは 8 μsec です。

DAC monitor CH DAC 出力を行う CH 番号選択します。選択した CH の DAC monitor type で選択した波形が MONI 端子から出力されます。

DAC monitor type DAC 出力の波形選択。DSP 内部で処理された波形のうち、選択した種類の波形信号を MONI 端子からアナログ出力します。この信号をオシロスコープで見ることにより、DSP 内部での処理状態を確認できます。

pre amp プリアンプ信号を微分した信号。内部に取り込んだ時点で、計測対象エネルギーレンジが 1V 以内におさまっているかの確認、ポールゼロ調整に使用します。

fast	FAST 系フィルタ信号
slow	SLOW 系フィルタ信号。波形整形処理後のポールゼロ調整に使用します。
CFD	CFDの信号。CFDタイミングを使用時にCFD delayやfunctionの設定状態が確認できます

グラフ CH1 から最大 CH8 のエネルギースペクトル (ヒストグラム) を表示します。横軸がエネルギー、縦軸がカウントです。グラフの設定は histogram タブ内の設定が反映されます。

## 5. 3. advanced タブ

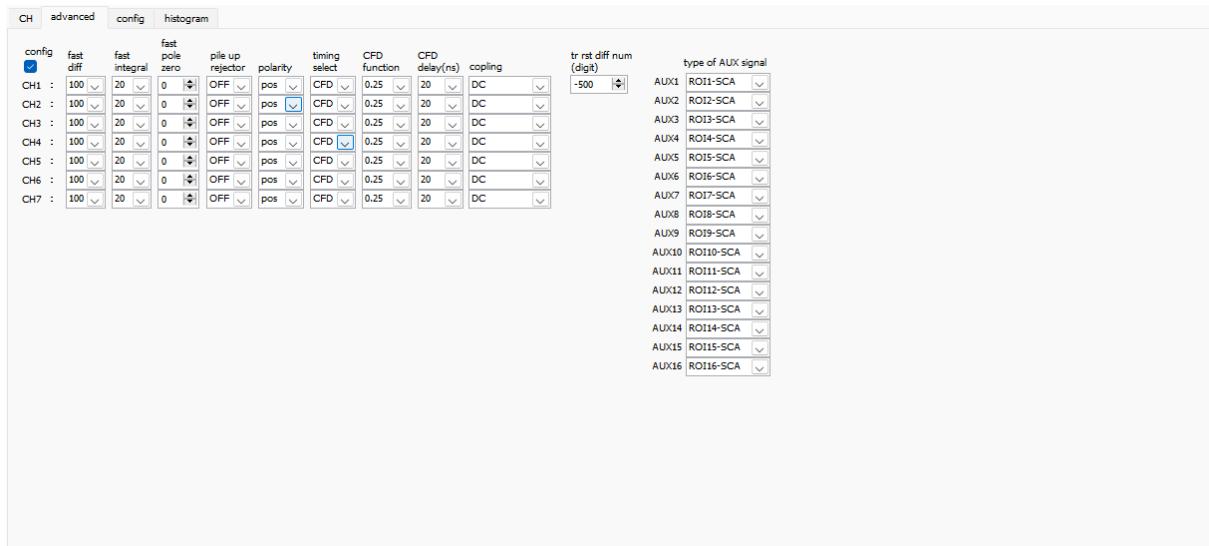


図 6 advanced タブ

### config

メニューConfig を実行した際、advanced タブ内の設定送信の可否。起動時1回は設定します。2回目以降はOFF にすることで設定回数を軽減することができます。

### fast diff

FAST 系微分回路の定数。設定はext (除外)、20、50、100、200。

### fast integral

FAST 系積分回路の定数。設定はext (除外)、20、50、100、200。

### fast pole zero

FAST 系ポールゼロキャンセルを設定します。デフォルト設定は0で自動設定です。

### pileup rejector

パイルアッププロジェクトの使用可否を設定します。波形整形された信号の立ち上がり時間以下で生じた2つのパレスは、波形が重なり実際のピーク値とは異なる値になります。高計数下においては大きなバックグラウンドノイズになります。デジタル信号処理によりこのイベントを除外するパイルアッププロジェクトを行います。対象となる時間は ( risetime + flatloptime ) × 1.25 でこの間に2つイベントがあった場合、リジェクトされます。パイルアッププロジェクトの回数が多いほど、input count が複数あるのに対し、throughput count が0になるため、その差は大きくなります。

### polarity

プリアンプ信号の極性を選択します。pos は正極性、neg は負極性です。

### timing select

タイムスタンプを決定するタイミングを選択。

LET リーディングエッジ (Leading Edge Timing)

CFD コンスタントフラクションタイミング (Constant Fraction Discriminator Timing)

### CFD function

CFD 算出用に元波形を縮小するための倍率。

0.125、0.25、0.375、0.5、0.625、0.75、0.875 から選択。

### CFD delay

CFD 遅延時間を 10、20、30、40、50、60、70、80ns から選択。

coupling select	アナログのカップリングを選択します。
DC	アナログの微分回路を通しません。高計数向け。
RC	アナログの微分回路を通します。高分解向け。
tr rst diff num(digit)	トランジスタリセット信号の判別の数値です。デフォルトは 400digit です。
type of AUX signal	フロントパネルの DIO から出力する対象の信号を選択します。ROI 間または fast のタイミングを選択できます。

## 5. 4. config タブ

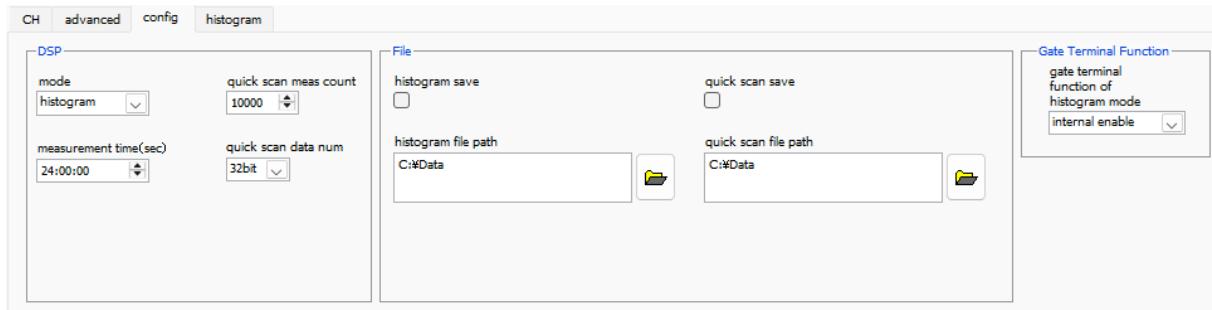


図 7 config タブ

### • DSP 部

- mode 動作モードです。以下から選択します。
- histogram ヒストグラムモード。プリアンプ出力信号の波高値 (SLOW 系 フィルタの波高値) を最大 8192 の ch に格納し、横軸エネルギー、縦軸カウントのヒストグラムを取得します。
- quick scan クイックスキャンモード。QSG (Quick Scan Gate) 端子へ LVTTL の立ち上がりエッジを受信する毎にヒストグラムを取得するモードです。最小時間間隔は 10ms です。プリアンプ出力信号の波高値を 8192ch に格納し、ヒストグラムを作成します。

measurement time 計測時間。設定可能範囲は 00:00:00 から 48:00:00 です。

quick scan meas count quick scan モードでの計測回数設定。設定範囲は 1 から 8191 です。

quick scan data num quick scan モードでのヒストグラムのカウント数設定。32bit/16bit です。

### • file 部

- histogram save 計測終了時に histogram タブに表示されているヒストグラムデータをファイルに保存します。ファイルの保存先は後述のフォーマットになります。histogram モード時のみ有効です。
- histogram file path ヒストグラムデータファイルの絶対パスを設定。拡張子無しも可能です。  
※注意※ このファイル名で保存されるのではなく、このファイル名をもとに以下のフォーマットになります。  
例：histogram file path に C:\Data\histogram.csv、日時が 2010/09/01 12:00:00 の場合は、C:\Data\histogram\_20100901\_120000.csv というファイル名でデータ保存します。
- quick scan save quick scan モード時チェックを入れるとデータ保存を有効にします。チェックを入れない場合はデータが保存されません。
- quick scan file path quick scan データファイルの保存パスを絶対パスで設定します。  
※注意※ ヒストグラムデータファイルと異なり、このままの名称が使用されます。従って、過去に指定して既にファイルが存在する場合、エラーになります。

• Gate Terminal Function 部

gate terminal function	histogram	モード時の Gate 信号を選択します。
of histogram mode	internal enable	内部 Gate 信号を使用します
	internal disable	内部 Gate 信号を無効にします
	external	外部 Gate 信号を使用します

## 5. 5. histogram タブ

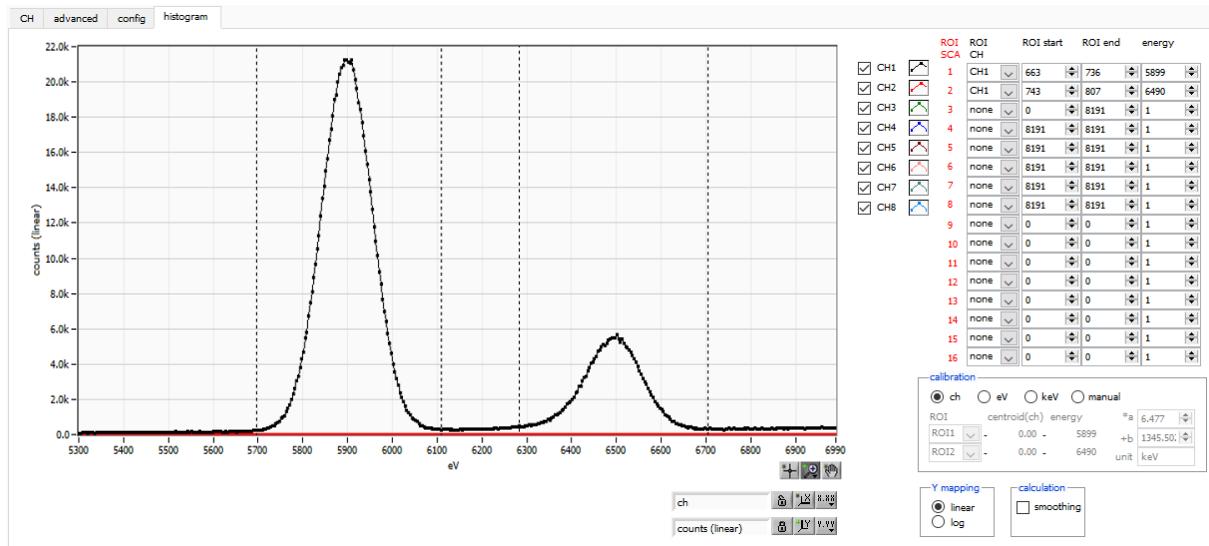


図 8 histogram タブ

グラフ	ヒストグラムグラフ。config タブ内 mode にて histogram を選択した場合、計測中にエネルギーヒストグラムを表示します。
凡例チェックボックス	グラフにCH毎のヒストグラムを表示するか否かの選択をします。
ROI CH	ROI (Region Of Interest) を適用する CH 番号を選択します。1 つのヒストグラムに対し最大 16 個の ROI を設定可です。
ROI start	ROI の開始位置。単位は後述 calibration で選択した単位です。
ROI end	ROI の終了位置。単位は後述 calibration で選択した単位です。
ROI-SCA	ROI 間にて信号を検出した場合、DSP フロントパネル上の AUX1 から AUX16 の各端子から 1 $\mu$ sec の LVTTL ロジック信号を出力します。 ROI1 は AUX1 端子に、ROI16 は AUX16 に対応します。
energy	ピーク位置(ch)のエネルギー値の定義。Mn-K $\alpha$ の場合 5.89keV、Mn-K $\beta$ の場合 6.49keV と設定します。後述の calibration にて ch を選択した場合、ROI 間のピークを検出しそのピーク位置(ch)と設定したエネルギー値から keV/ch を算出し、半値幅の算出結果に適用します。
calibration	X 軸の単位。設定に伴い X 軸のラベルも変更されます
ch	ch (チャネル) 単位表示。ROI の FWTM の FWHM などの単位は任意になります。
eV	eV 単位表示。1 つのヒストグラムにおける 2 種類のピーク (中心値) とエネルギー値の 2 点校正により、ch が eV になるように 1 次関数 $y=ax+b$ の傾き a と切片 b を算出し X 軸に設定します。ROI の FWTM の FWHM などの単位は eV になります。
keV	keV 単位表示。1 つのヒストグラムにおける 2 種類のピーク (中心値) とエネルギー値の 2 点校正により、ch が keV になるように 1 次関数 $y=ax+b$ の傾き a と切片 b を算出し X 軸に設定しま

す。ROI の FWTM の FWHM などの単位は keV になります。

例：585.25ch に Mn-K $\alpha$  の 5.89(keV)、642.14ch に Mn-K $\beta$  の 6.49(keV) がある場合、2 点校正より a を 10.144、b を -23.677 と自動算出します。

manual 1 次関数  $y=ax+b$  の傾き a と切片 b と単位ラベルを任意に設定し X 軸に設定します。単位は任意に設定します。

Y mapping グラフの Y 軸のマッピングを選択します。Y 軸のラベルも変更されます。

linear 直線

log 対数

smoothing 統計が少ない場合に半値幅を計算するためのスムージング機能です。

X axis calibration X 軸の単位を選択します。

Y axis calibration Y 軸の単位を選択します。

X 軸範囲 X 軸上で右クリックして自動スケールをチェックすると自動スケールになります。チェックを外すと自動スケールでなくなり、X 軸の最小値と最大値が固定になります。最小値または最大値を変更する場合は、マウスのポインタを変更する数値の上に置き、クリックまたはダブルクリックすることで変更できます

Y 軸範囲 Y 軸上で右クリックして自動スケールをチェックすると自動スケールになります。チェックを外すと自動スケールでなくなり、Y 軸の最小値と最大値が固定になります。最小値または最大値を変更する場合は、マウスのポインタを変更する数値の上に置き、クリックまたはダブルクリックすることで変更できます。

 カーソル移動ツールです。ROI 設定の際、グラフ上のカーソルをマウスでドラッグして移動できます。

 ズーム。クリックすると以下の 6 種類のズームイン及びズームアウトを選択し実行できます。

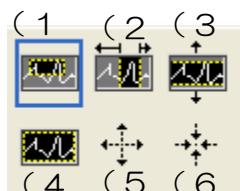


図 9 グラフ ズームイン及びズームアウトツール

(1) 四角形

ズームこのオプションを使用して、ズーム領域のコーナーとするディスプレイ上の点をクリックし、四角形がズーム領域を占めるまでツールをドラッグします。

(2) X-ズーム

X 軸に沿ってグラフの領域にズームイン

(3) Y-ズーム

Y 軸に沿ってグラフの領域にズームイン

(4) フィットズーム

全ての X 及び Y スケールをグラフ上で自動スケール

(5) ポイントを中心にズームアウト

ズームアウトする中心点をクリックします。

(6) ポイントを中心にズームイン

ズームインする中心点をクリックします。



パンツール。プロットをつかんでグラフ上を移動可能です。

## 5. 6. ROI-SCA 機能

設定したエネルギー範囲 (ROI) 内に取得した波高値がある場合、その取得タイミングで AUX1 から AUX16 端子から/ ピルス幅 1  $\mu$ sec の TTL ロジック信号を出力することができます。

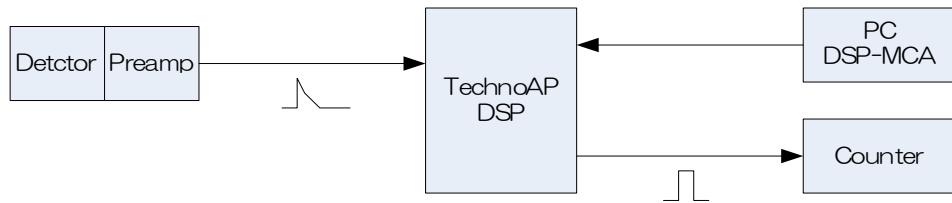


図 10 FAST-SCA 機能

histogram タブ内で ROI CH と ROI start と ROI end を設定します。下図、赤色 (SCA) の ROI1 から ROI16 の数字は、本機器フロントパネル上の AUX1 から AUX16 の端子に対応しています。ROI CH には入力 CH を選択します。ROI start と ROI end は ROI の範囲を設定します。単位は ch です。設定後、メニュー Config をクリックすることで設定が本機器へ送信されます。

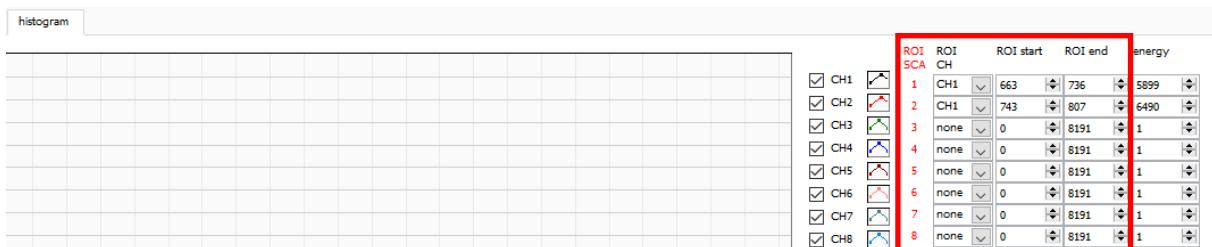


図 11 ROI の設定

出力したロジック信号は以下の通りです。

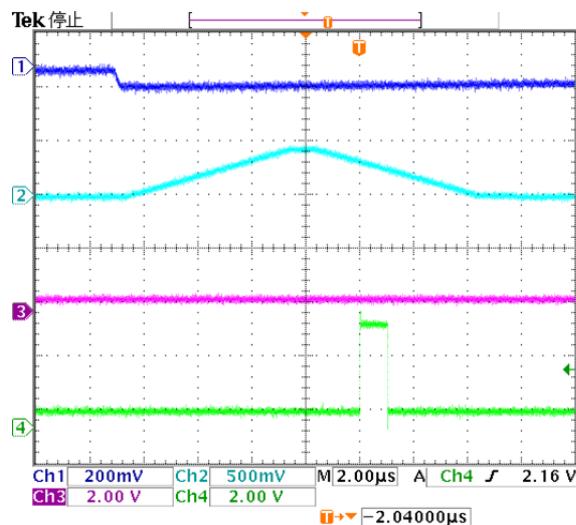


図 12 FAST-SCA 機能によるロジック信号出力

※オシロ CH1 : プリアンプ出力信号、CH2 : slow、CH4 : AUX 端子出力信号

## 6. 初期設定

### 6. 1. 電源と接続

- (1) 全ての機器の電源をOFFにします。
- (2) フロントパネル上LANコネクタとPCをLANケーブルで接続します。
- (3) スイッチングハブを使用の場合はONにします。
- (4) 本機器の電源をONにします。
- (5) PCの電源をONにします。
- (6) フロントパネル上のCH1端子とプリアンプ出力信号を接続します。
- (7) フロントパネル上のMONI端子とオシロスコープを接続します。

### 6. 2. 設定実行

- (1) 本アプリを起動します。
- (2) CHタブ、advancedタブ、configタブ等の設定をします。

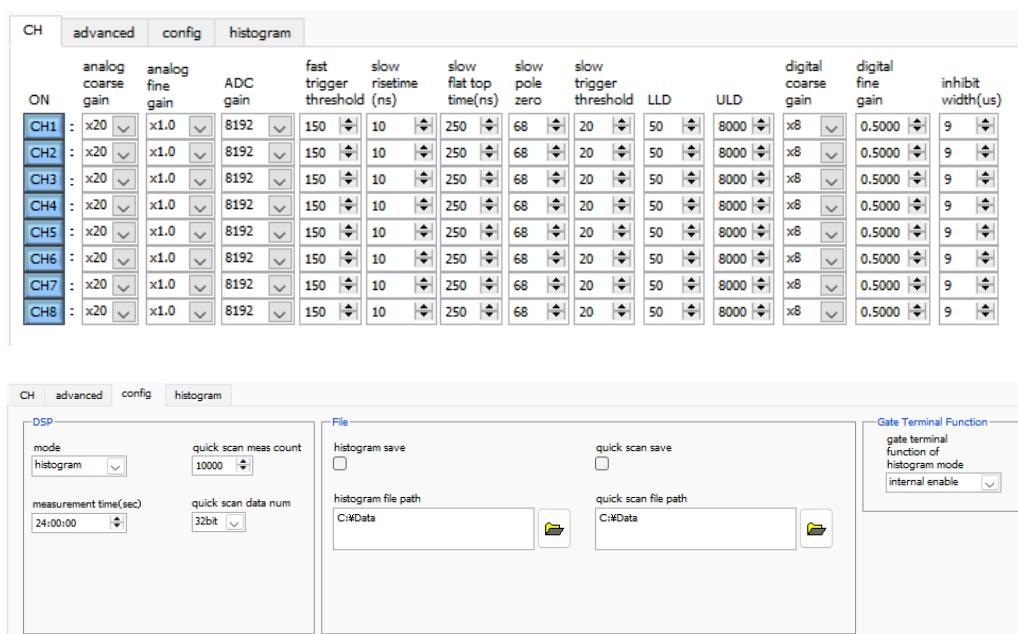


図 13 CHタブ及びconfigタブ設定例

- (3) メニューConfigをクリックし、全設定を行います。

### 6. 3. プリアンプ出力信号のアナログ入力レンジの確認

本装置に搭載されているADCのアナログ入力レンジは、回路のグランドレベルを中心に4Vppとなっております。このレンジが計測対象のX線のエネルギー帯に対応する信号の波高値をカバーしているかをフロントパネルのMONI端子出力によって確認します。

- (1) 本アプリにて、DAC monitor CH をCH1、DAC monitor をpre amp と設定します。
- (2) CH1 端子にMn-K $\alpha$  (5.9keV) などエネルギーが既知の信号を入力します。
- (3) MONI 端子から出力されているアナログ信号をオシロスコープで確認し、パルスの波高値を計測します。
- (4) 入力信号のX線エネルギーEx、計測した信号の波高値Vh(V)と本装置のエネルギーレンジE<sub>max</sub>には、次式が成り立ちます。

$$E_{\max} = E_x \times 2/V_h$$

例えば、Mnの蛍光X線の検出器信号を本装置へ入力し、K $\alpha$ 線(5.9keV)に対応するパルスの波高値が200mVであった場合、最大エネルギーレンジは59keVとなります。

- (5) また、CHタブのanalog coarse gain を切り替える事によりVhが変動するため、エネルギーレンジを変更する事ができます。

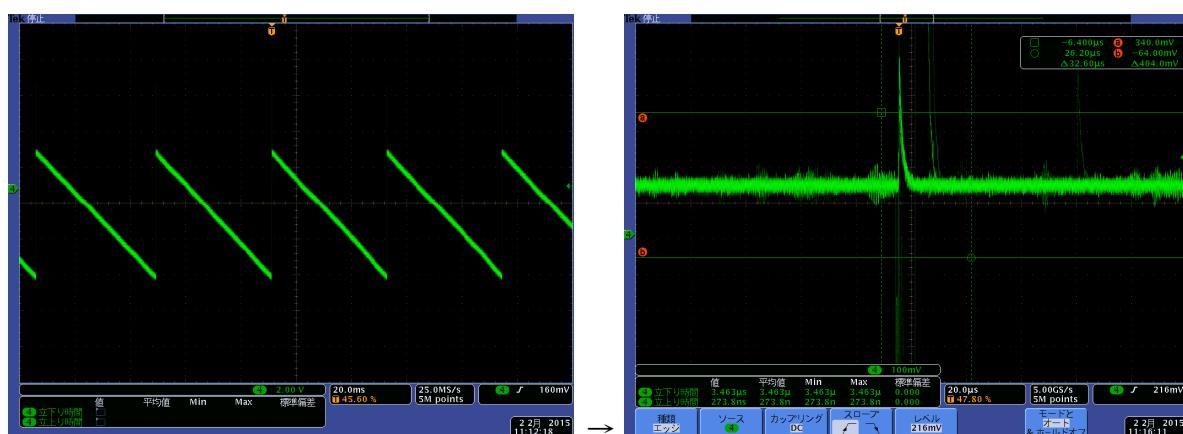


図 14 左側：トランジスタリセット型プリアンプ出力信号、右側：MONI 端子からのpreamp 信号

## 6. 4. advanced タブの coupling を Hi-count Mode で計測する場合

CH1 への入力例として、下記の設定を行います。

- (1) CH タブ内 CH1 の analog coarse gain を×1.0 にします。
- (2) advance タブ内 CH1 の processing mode を Hi-count にします。
- (3) CH タブの DAC monitor CH を CH1、DAC monitor を pre amp と設定します。
- (4) CH1 端子へ検出器からのプリアンプ出力信号を入力します。
- (5) MONI 端子から出力された信号をオシロスコープで観測します。観測された信号が±2V になるように advanced タブ内 CH1 の analog fine gain を調整します。

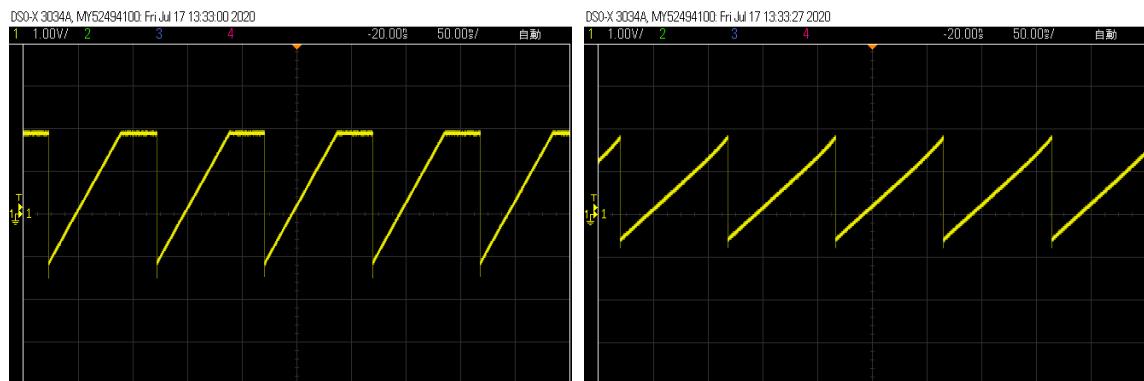


図 15 左側：トランジスタリセット型プリアンプ出力信号、±2V 以上に振れのこぎり波が正しく入力できていない。右側：analog fine gain を調整しサチレーションすることなく±2V 以内で入力できる。

## 6. 5. FAST 系フィルタ (時間取得用) フィルタの設定

本機器には、放射線検知時の時間情報を得るための FAST 系フィルタと、エネルギー (波高) を取得するための SLOW 系のフィルタがあります。まず FAST 系のフィルタ関連の設定をします。設定は、一般的なタイミングフィルタアンプと同じような特性があります。

下図の水色の波形は、FAST 系微分 fast diff を 200ns、FAST 系積分 fast integral を 200ns に設定した場合の波形です。

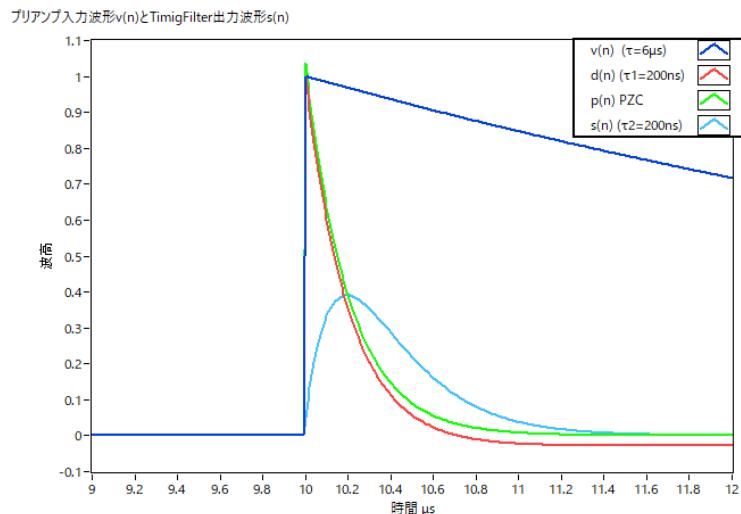
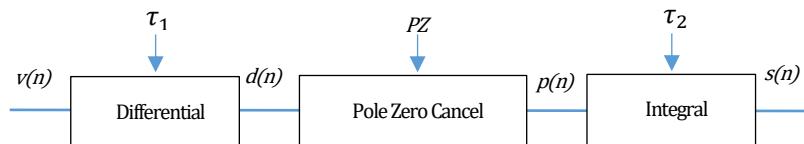


図 16 FAST 系フィルタ (水色)



$$\begin{aligned}
 d(n) &= v(n) - v(n-1) + \tau_1 * d(n-1), \\
 p(n) &= v(n) * PZ + d(n), \\
 s(n) &= (1 - \tau_2) * p(n) + \tau_2 * s(n-1),
 \end{aligned}$$

Where:

$\tau_1$  : differential time ,

$\tau_2$  : integral time

PZ : polezero

図 17 FAST 系フィルタブロック図及び数式

CH1 への入力例として、下記の設定を行います。

- (1) CH タブの DAC monitor CH を CH1、DAC monitor type を fast と設定します。
- (2) 本機器の MON1 端子からの fast 系フィルタ信号をオシロスコープで確認します。
- (3) advanced タブ内 CH1 の fast diff と fast integral を 20 または 50 に設定してパレス状のフィルタ信号が出力されていることを確認します。

## 6. 6. SLOW 系フィルタの設定

プリアンプ出力信号に対しSLOW 系の台形整形を行ないます。台形フィルタ (Trapezoidal Filter) のアルゴリズムとして、パイプラインアーキテクチャで構成されたフィルタブロックは、台形フィルタに必要な遅延・加減算・積分といった値を、ADC の 100MHz のクロックに同期して演算します。

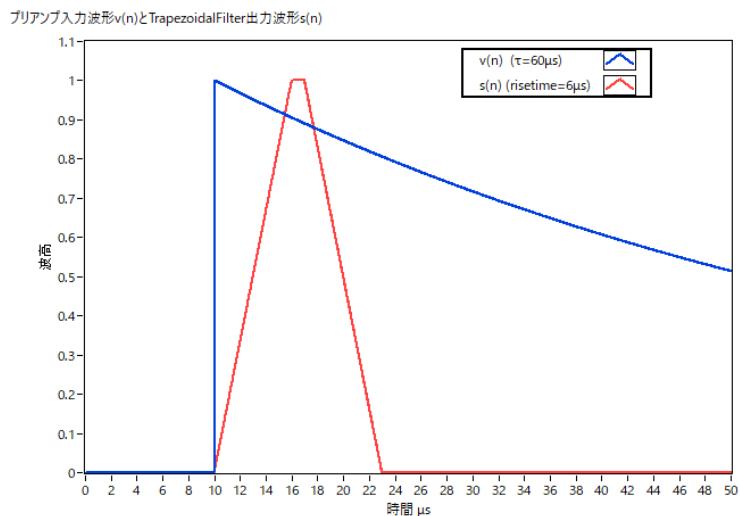
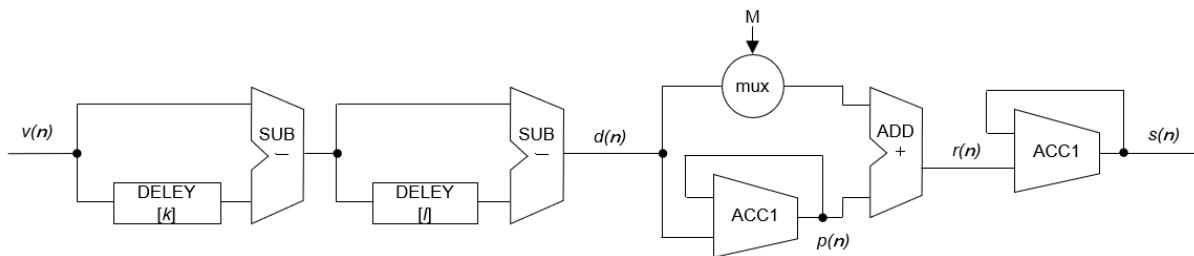


図 18 SLOW 系フィルタ (赤色)



$$d(n) = v(n) - v(n-k) - v(n-l) + v(n-k-l),$$

$$p(n) = p(n-1) + d(n),$$

$$r(n) = p(n) + M * d(n), \quad n \geq 0,$$

$$s(n) = s(n-1) + r(n), \quad n \geq 0,$$

Where:

$k$  : risetime ,

$l$  : risetime + flottoptime ,

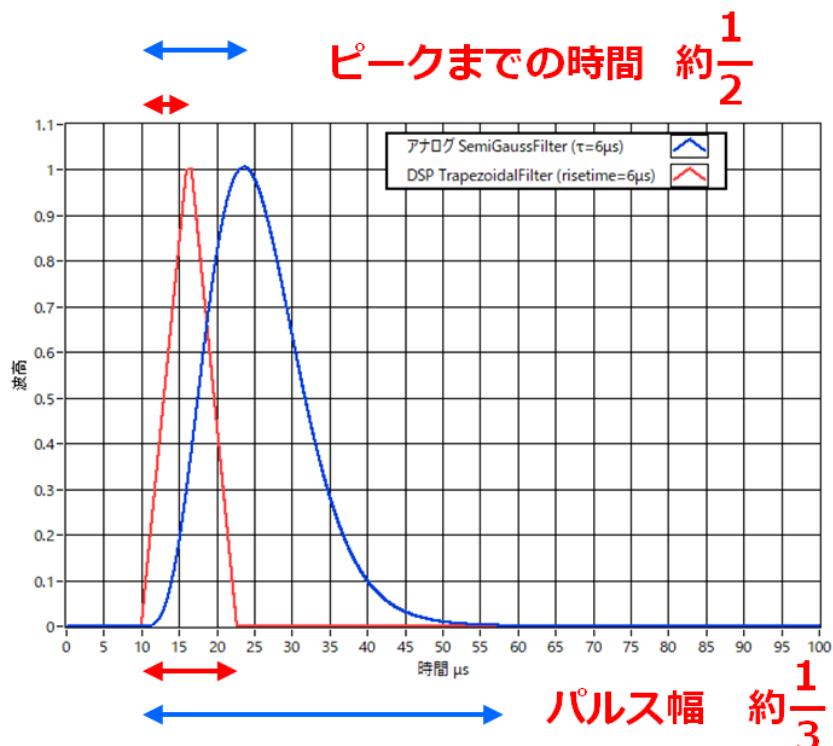
$M$  : pole zero

### References:

- [1] V.T. Jordanov and G.F. Knoll, Nucl Instr. and Meth.A353(1994)261-264

図 19 SLOW 系フィルタ (Trapezoidal Filter) ブロック図及び数式

下図に従来からあるアナログ Semi Gauss Filter のパルス応答の違いを示します。Semi Gauss Filter に比べ、DSP はピークまでの時間が約 1/2、パルス幅が約 1/3 と短いことがわかります。



SLOW 系フィルタの設定を記載します。

- (1) MONI 端子をオシロスコープに接続し、DAC monitor CH を該当 CH に選択し、DAC monitor type を slow と設定します。オシロスコープにてその信号が見えるよう準備します。
- (2) リニアアンプのシェイピングタイムを  $0.5\ \mu\text{s}$  とした場合と同じ条件にするには、slow rise time を  $800\text{ns}$  と設定します。この値はエネルギー分解能に影響します。短く設定するとより高計数計測が可能となります、エネルギー分解能が落ちます。逆に設定が長過ぎると計数がかけないことがあります。デフォルト設定は  $800\text{ns}$  です。
- (3) slow flattop time を設定します。デフォルト設定は  $300\text{ns}$  です。 $\pm 100\text{ns}$  刻みでエネルギー分解能（半値幅）を確認しながら調整します。
- (4) slow pole zero を設定します。この設定にて SLOW 系フィルタの立ち下がりの部分のオーバーシュートやアンダーショートを軽減することができます。デフォルト設定は  $65$  です。検出器によって異なりますのでオシロスコープにて最適な値に設定します。

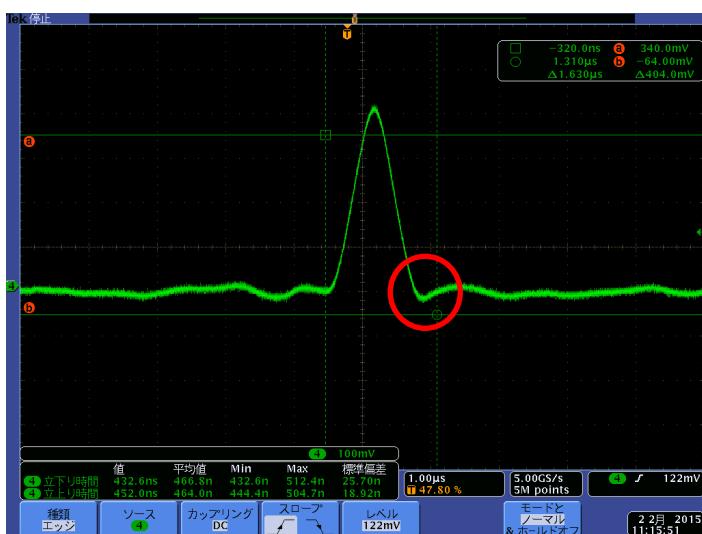


図 21 slow pole zero 調整後

## 6. 7. SLOW 系スレッショルドの設定

まずある程度大きい値（100 程度）を入力して throughput rate(cps) を観測します。slow trigger threshold を徐々に小さくし throughput rate(cps) が大きくなる値を見つけます。その値が信号とノイズの境界なので、その値より+3～+10 程度に設定します。デフォルト設定は 40 です。

## 7. 計測

### 7. 1. 設定

- (1) メニューConfig をクリックして全設定を本機器へ送信します。実行後、DSP 内ヒストグラムデータが初期化されます。
- (2) 前回の計測したヒストグラムや計測結果を初期化する場合はメニューClear をクリックします。初期化せずにヒストグラムデータを継続する場合は、メニューClear をクリックせずに次の計測を開始します。

### 7. 2. 計測開始

メニューStart をクリックします。計測が開始され、下記が実行されます。

- CH 部に CH 毎の計測状況が表示されます。
- acc LED が点滅します。
- measurement time に計測設定時間が表示されます。
- real time に本機器から取得した経過時間が表示されます。
- dead time に本機器から取得したデッドタイムが表示されます。
- dead time ratio に dead time / real time の割合(%)が表示されます。

### 7. 3. ヒストグラムモード

config タブ内 mode で histogram を選択して計測を開始した場合、下記が実行されます。

- mode に histogram と表示されます。
- ROI 部に ROI1 から ROI8 每の計算結果が表示されます。
- CH タブと histogram タブにヒストグラムが表示されます。

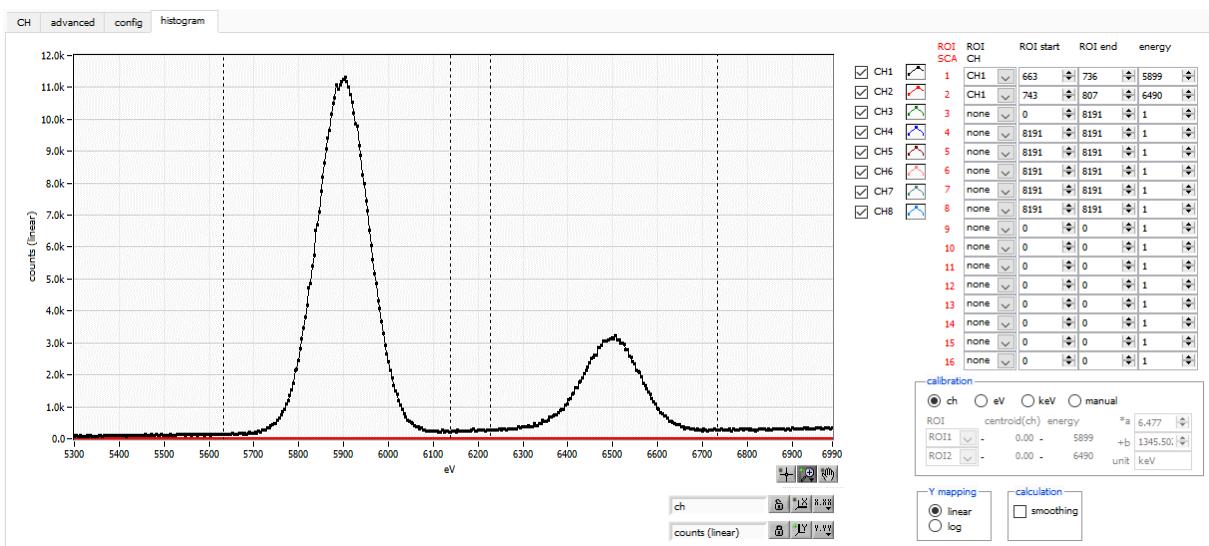


図 22 histogram モード計測

## 7. 4. クイックスキャンモード

- mode に quick scan と表示されます。
- 計測開始前は QSG 端子への信号が OV (LOW レベル) である必要があります。
- メニュー Start をクリックし、acq. LED が点滅した状態になるとデータファイルを生成し、QSG 端子への LVTTL の信号待ちとなります。
- QSG 端子への LVTTL の立ち上がりエッジを検出してから High 状態の間 CH1 から CH8 のスペクトルデータ生成し、立ち下りエッジ検出後にデータを PC へ転送して、PC では読み出したデータをファイルへ保存します。立ち下がりエッジを検出する回数は、予め設定した quick scan meas. count の回数分となります。QSG 端子への信号のパルス幅は、例えば 10ms 設定では、High 状態が 10ms 続き、その後 Low 状態が最短 10  $\mu$ s としたものを 1 回 (周期) とします。

## 7. 5. 計測停止

- 計測中に停止する場合は、メニュー Stop をクリックします。実行後計測を停止します
- real time が measurement time に到達すると計測は終了します。
- 計測中に停止する場合は、メニュー Stop をクリックします。実行後計測を停止します。
- save LED が消灯します。
- real time の更新が停止します。
- quick scan モードでは、QSG 端子に入力された外部入力トリガーのネガティブエッジの数が予め設定した quick scan meas. count に到達すると計測が停止します。

## 8. 終了

メニュー File - quit をクリックします。確認ダイアログが表示された後、quit ボタンをクリックすると本アプリは終了し、画面が消えます。次回起動時は、終了時の設定が反映されます。

## 9. ファイル

### 9. 1. ヒストグラムデータファイル

- (1) ファイル形式  
カンマ区切りのCSVテキスト形式
- (2) ファイル名  
任意
- (3) 構成  
Header部、Calculation部、Status部およびData部からなります

#### [Header]

Memo	メモ
Measurement mode	Real time
Measurement time	計測時間。単位は秒
Real time	リアルタイム
Live time	ライブタイム
Dead time	デッドタイム
Start Time	計測開始日時
End Time	計測終了日時
CH of Module	1 モジュール当たりのCH数

※以下CH毎に保存。設定項目にない設定も含まれます。

ACG	アナログコースゲイン
ADG	ADCゲイン
FIT	FAST系ライズタイム
FDI	FAST系フラットトップタイム
SFR	SLOW系ライズタイム
SFP	SLOW系フラットトップタイム
FPZ	FAST系ポールゼロキャンセル
SPZ	SLOW系ポールゼロキャンセル
FTH	FAST系スレッショルド
LLD	エネルギーLLD
ULD	エネルギーULD
STH	SLOW系スレッショルド
PUR	パイルアップリジェクト
POL	極性
DCG	デジタルコースゲイン
DFG	デジタルファインゲイン
TMS	タイミング選択
CFF	CFDファンクション
CFD	CFDディレイ

IHW	インヒビット幅
PZD	アナログオフセット
FGD	カップリング
DIF	アナログファインゲイン
※CH 每はここまで	
MMD	計測モード
MTM	計測時間

## [Calculation]

※以下 ROI 每に保存

ROI_ch	ROI の対象となった入力チャンネル番号
ROI_start	ROI 開始位置(ch)
ROI_end	ROI 終了位置(ch)
peak(ch)	ROI 間のピーク位置(ch)
centroid(ch)	ROI 間の中心位置(ch)
gross(count)	ROI 間のカウント数の総和
net(count)	ROI 間のバックグラウンドを差し引いたカウント数の総和
FWHM(ch)	ROI 間の半値幅(ch)
FWHM	ROI 間の半値幅
Energy	ROI 間のピークのエネルギー値

## [Status]

※以下 CH 每に保存

input total count	トータルカウント
throughput count	スループットカウント
input total rate	トータルカウントレート
throughput rate	スループットカウントレート
dead time ratio	デッドタイム割合

## [Data]

各チャンネルのヒストグラムデータ。最大8192 点。

## 9. 2. クイックスキャンデータファイル

- (1) ファイル形式  
バイナリ形式、ビッグエンディアンまたはリトルエンディアン。  
計測前に、config タブの byte order により選択が可能です。
- (2) ファイル名  
config タブ内 quick scan file path に設定したファイルパスになります。
- (3) 構成  
スキャン毎のデータが順に格納されます。  
1 スキャンあたりのデータ構成は下図のようになります。

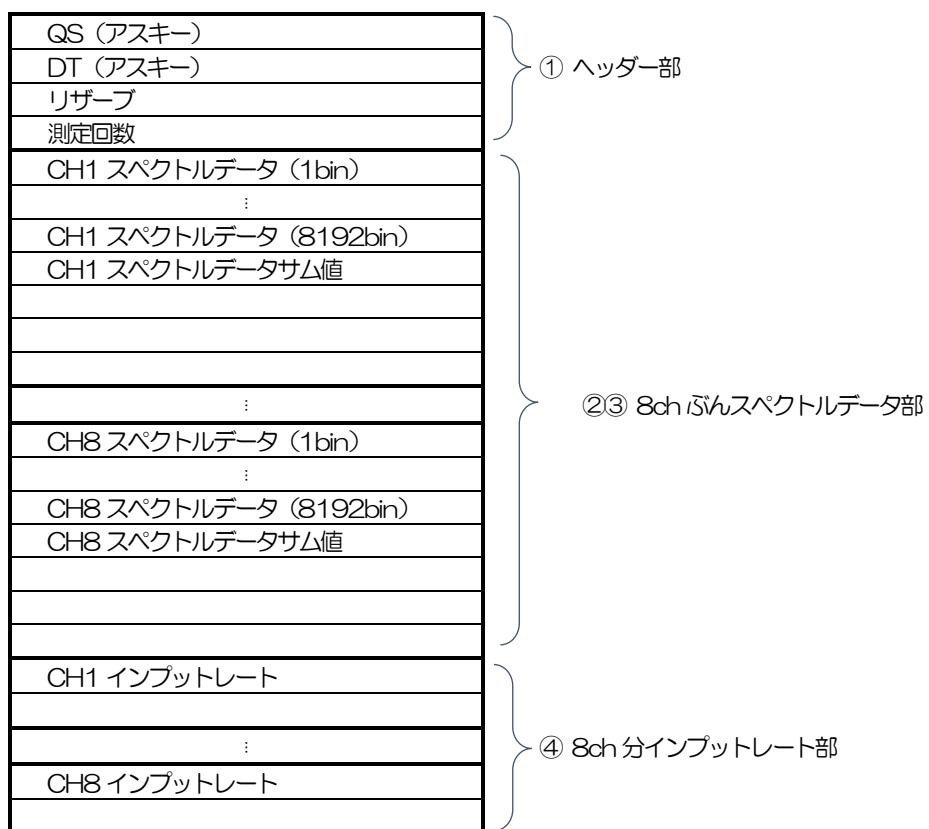


図 23 クイックスキャンデータファイル構造 (16bit、ADC ゲイン 8192 の場合)

### ① ヘッダー部

- 4 バイト : ” QSDT ”、ASCII コード 4 文字、 “0x51, 0x53, 0x44, 0x54 ”  
 2 バイト : リザーブ  
 2 バイト : 測定回数

### ② スペクトルデータ部

- 下記は 1ch あたりのデータ数です。実際は下記 x8ch 分のデータ数になります。
- N バイト : スペクトル 1 チャネル (bin) 当たりのバイト数は quick scan data num 設定 (16bit の場合は 2 バイト、32bit の場合は 4 バイト) により異なります。  
 8 バイト : スペクトルの総カウント数 (スペクトルデータサム値)

### ③ インプットレート部

- 32 バイト : 8CH 分のインプットレート値 (4 バイト x 8CH)

## 10. ブラブルシューティング

### 10. 1. 接続エラーが発生する。

起動時またはメニューconfigにてconnection errorエラーがする場合、ネットワークが正しく接続されていない可能性があります。この場合、以下を確認します。

- (1) 起動前の構成ファイルconfig.ini内IPが192.168.10.128と設定され、[System]セクションの各ポート番号が下記のとおり定義されており、本アプリを起動してIP Addressの表示が同じあることを確認します。

#### [System]

PCConfigPort = 55000

PCStatusPort = 55001

PCDataPort = 55002

DevConfigPort = 4660

DevStatusPort = 5001

DevDataPort = 24

SubnetMask = "255.255.255.0"

Gateway = "192.168.10.1"

- (2) PCのネットワーク情報が本機器と接続できる設定かどうかを確認します。本機器のデフォルト設定は以下の通りです。

IP アドレス 192.168.10.128

サブネットマスク 255.255.255.0

デフォルトゲートウェイ 192.168.10.1

- (3) UDP接続用のPC側の任意ポート番号が競合している。この場合は起動前の構成ファイルconfig.ini内Portに別の番号を定義します。

- (4) イーサネットケーブルが接続されている状態で電源をONにします。

- (5) コマンドプロンプトにてpingコマンドを実行し本機器とPCが通信できるかを確認します。

- (6) 本機器の電源を入れ直し、再度pingコマンドを実行します。

- (7) ウィルス検出ソフトやファイヤーフォールソフトをOFFにします。

- (8) PCのスリープなどの省電力機能を常にONにします。

- (9) ノートPCなどの場合、無線LAN機能を無効にします。

### 10. 2. コマンドエラーが発生する

オプションの有無などによる、本機器のファームウェアとアプリケーションの組み合わせがあつてない場合があります。弊社までお問い合わせください。

### 10. 3. ヒストグラムが表示されない

メニューStart を実行しても histogram タブのグラフに何も表示されない場合、以下の点を確認します。

- (1) histogram タブ内 plot ON にて CH1 を ON に設定します。
- (2) input total rate(cps) と throughput rate(cps) がカウントしているか確認します。
- (3) DAC monitor CH を CH1 に、DAC monitor type を pre amp にして、preamp の波高が小さすぎたり大きすぎたりせず、2V (1MΩ 終端時) 以内に位出しているかを確認します。
- (4) DAC monitor type を fast にして FAST 系フィルタの信号が出力されているかを確認します。
- (5) DAC monitor type を slow にして SLOW 系フィルタの信号が出力されているかを確認します。
- (6) fast trigger threshold や slow trigger threshold の値が小さすぎたり大きすぎたりせず、input total rate(cps) と throughput rate(cps) のカウントを見ながら、100 から 30 くらいまで設定を下げながら変更していく、2 つの rate が近いカウントになるように調整します。
- (7) グラフの X 軸と Y 軸を右クリックしてオートスケールにします。

### 10. 4. IP アドレスを変更したい

別添の「取扱説明書 APG5107 搭載製品 IP アドレス変更方法」を参照してください。添付無き場合は弊社までお問い合わせください。

**株式会社テクノエーピー**

住所：〒312-0012 茨城県ひたちなか市馬渡2976-15

TEL. : 029-350-8011 FAX. : 029-352-9013

URL : <https://www.techno-ap.com> e-mail : [info@techno-ap.com](mailto:info@techno-ap.com)